

编码器范例程序 1 (省 RAM)

```
*****  
;编码器检测范例程序(省 RAM)  
*****  
#INCLUDE CMS69F628.H  
;-----  
;编码器引脚定义  
P_BMQ1 EQU PORTA, 0 ;编码器检测口 1  
P_BMQ2 EQU PORTA, 1 ;编码器检测口 2  
;-----  
;编码器寄存器定义  
BFLAG EQU ? ;编码器标志寄存器  
B_BMQ1 EQU BFLAG, 0  
B_BMQ2 EQU BFLAG, 1  
B_BMQ_ADD EQU BFLAG, 2  
B_BMQ_DEC EQU BFLAG, 3  
B_BMQ_EN EQU BFLAG, 4  
B_PANN01 EQU BFLAG, 5  
BDLY1 EQU ? ;编码器检测延时  
BDLY2 EQU ? ;编码器检测延时  
*****  
*****  
;编码器检测子程序(每 125us 调用一次)  
;程序返回信息:  
;检测到正旋=> B_BMQ_ADD=1, B_BMQ_EN=1  
;检测到反旋=> B_BMQ_DEC=1, B_BMQ_EN=1  
*****
```

SCAN_BMQ:

SZB	P_BMQ1
JP	SCAN_BMQ1_H
INCR	BDLY1
SNZB	BDLY1, 3
JP	SCAN_BMQ2
CLR	BDLY1
SZB	B_BMQ1
JP	SCAN_BMQ2
SETB	B_BMQ1
SNZB	B_BMQ2
JP	SCAN_BMQ2
SETB	B_BMQ_ADD
CLRB	B_BMQ_DEC
JP	SCAN_BMQ_COM

SCAN_BMQ1_H:

CLRB	B_BMQ1
CLR	BDLY1

SCAN_BMQ2:

SZB	P_BMQ2
JP	SCAN_BMQ2_H
INCR	BDLY2
SNZB	BDLY2, 3
JP	SCAN_BMQ_BACK
CLR	BDLY2
SZB	B_BMQ2
JP	SCAN_BMQ_BACK
SETB	B_BMQ2
SNZB	B_BMQ1

JP SCAN_BMQ_BACK

SETB B_BMQ_DEC

CLRB B_BMQ_ADD

JP SCAN_BMQ_COM

SCAN_BMQ2_H:

CLRB B_BMQ2

CLR BDLY2

JP SCAN_BMQ_BACK

SCAN_BMQ_COM:

SETB B_BMQ_EN

SCAN_BMQ_BACK:

;*****