

## CMS89FXXX应用注意事项

### 1. CMS89F226/2265/228/2285/626/6265/628/6285应用注意事项

- 1, TRISC 寄存器的第 0 位读取的结果和实际是相反的, 因此对 TRISC 寄存器操作时, 只能用 “LD TRISC,A” 这条指令, 不能用其它指令操作。在实际应用中, 可以定义一个中间变量来代替 TRISC, 再把该变量整体赋值给它。以下是应用举例:

TRISC 汇编应用举例:

```
TRISC_BAK      EQU      ?           ;定义一个通用 RAM
...
SETB          TRISC_BAK,1         ;TRISC 第 1 位置 1
LDIA         0FH
ANDR         TRISC_BAK           ;TRISC 与 0FH 进行 “与” 操作
LD           A,TRISC_BAK
LD           TRISC,A             ;把 TRISC_BAK 整体赋给 TRISC
```

TRISC C 语言应用举例:

```
unsigned char TRISC_BAK;           //定义全局变量 TRISC_BAK
...
TRISC_BAK |= 1;                    //TRISC 第 1 位置 1
TRISC_BAK &= 0xF;                  //TRISC 与 0FH 进行 “与” 操作
TRISC = TRISC_BAK;                 //把 TRISC_BAK 整体赋给 TRISC
```

- 2, 芯片有 3 个内部复位电压, 分别是 1.8V、2.5V、3.5V, 如果选择 1.8V 复位电压, 需要在程序中将工作频率设置为 4M 或更低。

### 2. CMS89F2385/2395/6385/6395应用注意事项

- 1, 芯片 RE3 口必须在上电时就做为输出态, 并且一直保持输出, 否者会有几十毫安的电流消耗。(新版本会改进)
- 2, 芯片有 3 个内部复位电压, 分别是 1.8V、2.5V、3.5V, 如果选择 1.8V 复位电压, 需要在程序中将工作频率设置为 4M 或更低。
- 3, 在目前版本的芯片中, MSSP 模块(IIC+SPI)的管脚分别为 RC3(SCK/SCL)、RC4(SDI/SDA)、RC5(SDO), 正式版芯片该功能管脚会移至 RB1(SCK/SCL)、RB2(SDI/SDA)、RE3(SDO)。
- 4, 目前版本的芯片中, 32.768K 振荡接口在 RC0 和 RC1 管脚, 正式版芯片将会移至 RA6 和 RA7 管脚。

### 3. CMS89FT626/627/628应用注意事项

- 1, AD 模块启动后, 只能通过 AD 中断标志位来判断 AD 是否结束; 再次启动 AD 测试时, 必须先关闭 AD 模块, 才能重新启动 AD 测试。(新版本会改进)
- 2, 芯片有 3 个内部复位电压, 分别是 1.8V、2.5V、3.5V, 如果选择 1.8V 复位电压, 需要在程序中将工作频率设置为 4M 或更低。