



CMS32F0332 数据手册

ARM® Cortex® -M0+ 32位微控制器

Rev. 0.5.4

请注意以下有关CMS知识产权政策

* 中微半导体（深圳）股份有限公司（以下简称本公司）已申请了专利，享有绝对的合法权益。与本公司MCU或其他产品有关的专利权并未被同意授权使用，任何经由不当手段侵害本公司专利权的公司、组织或个人，本公司将采取一切可能的法律行动，遏止侵权者不当的侵权行为，并追讨本公司因侵权行为所受的损失、或侵权者所得的不法利益。

* 中微半导体（深圳）股份有限公司的名称和标识都是本公司的注册商标。

* 本公司保留对规格书中产品在可靠性、功能和设计方面的改进作进一步说明的权利。然而本公司对于规格内容的使用不负责任。文中提到的应用其目的仅仅是用来做说明，本公司不保证和不表示这些应用没有更深入的修改就能适用，也不推荐它的产品使用在会由于故障或其它原因可能会对人身造成危害的地方。本公司的产品不授权适用于救生、维生器件或系统中作为关键器件。本公司拥有不事先通知而修改产品的权利，对于最新的信息，请参考官方网站 www.mcu.com.cn。

1. 产品特性

1.1 MCU 功能特性

- ◆ **内核 ARM Cortex™-M0+, 64MHz@2.1V~5.5V**
 - 单周期 32 位硬件乘法器
- ◆ **32 位硬件除法单元 (DIVSQRT)**
 - 16 个 HCLK 完成运算, 除法支持有/无符号模式
- ◆ **存储器**
 - 最大 64K 字节程序 FLASH (APROM+BOOT)
 - 1K 字节的 FLASH 数据区 (独立空间)
 - 最大 8K 字节 SRAM (支持分区写保护功能)
 - 支持 BOOT 功能, BOOT 区可设置大小 0-4K
 - 支持硬件 CRC 校验 FLASH 空间代码
 - 支持 FLASH 分区保护 (最小单位为 2K)
- ◆ **系统时钟**
 - 内部高速振荡 48MHz/64MHz (HSI)
 - 内部低速振荡 40KHz (LSI)
- ◆ **GPIO (最多 30 I/Os)**
- ◆ **LVR (1.8V/2.0V/2.5V)**
- ◆ **LVD (2.0V/2.2V/2.4V/2.7V/3.0V/3.7V/4.0V/4.3V)**
- ◆ **系统定时器**
 - 24 位 SysTick 定时器
 - 看门狗定时器 (WDT)
 - 窗口看门狗定时器 (WWDT)
- ◆ **正常模式/睡眠模式/深度睡眠模式**
- ◆ **通用循环冗余校验单元 (CRC)**
- ◆ **定时器 (32bit/16bit-TIMER0/1/2/3)**
- ◆ **捕获/比较/脉宽调制 (CCP0/1)**
 - 支持 4 通道同时捕捉
- ◆ **通信接口**
 - 1 个 I²C 模块 (通信速度最快可达 1Mb/s)
 - 1 个 SSP/SPI 模块 (4-16 位数据格式可调)
 - 最多 2 个 UART: UART0/1 (共 32 个收/发 FIFO) (UART1 的 TXD1 与 RXD1 可分配到任意端口)
- ◆ **串行调试接口 SWD (2-Wire)**
- ◆ **96bit 唯一 ID (UID)**
- ◆ **128bit 用户 UID (USRUID)**
 - 用户可设置, 可加密 (可作为安全密钥)
- ◆ **增强型 PWM (EPWM)**
 - 6 路通道且通道可重映射
 - 支持独立/互补/同步/成组输出模式
 - 支持边沿/中心对齐计数模式
 - 支持单次/连续/间隔加载更新模式
- ◆ **ADCA (12bit)**
 - 最多 31 个输入通道
 - 每个转换通道有独立的结果寄存器
 - 支持单次/连续模式
 - 支持 2 种硬件触发方式共 9 个触发源
 - 1 个转换结果比较器, 可产生中断
- ◆ **ADCB (12bit, 1.2Msps)**
 - 最多 31 个输入通道
 - 每个转换通道有独立的结果寄存器
 - 支持单次/连续模式/插入模式
 - 支持外部触发方式
 - 1 个转换结果比较器, 可产生中断
- ◆ **模拟比较器 (ACMP0/1)**
 - 正端 8 路选择, 负端可选内部 1.2V/VDD 分压
 - 支持迟滞电压选择: 10mV/20mV/60mV
- ◆ **可编程增益放大器 (PGA0/1)**
 - 正端 4 路选择
 - 输出可接内部 ADC 通道与模拟比较器的输入
 - 内部增益可选择: 4 倍~32 倍
- ◆ **运算放大器 (OP0/1)**
 - 输入可接内部 1.2V 基准
 - 输出可接内部 ADC 通道与模拟比较器的输入
 - 可设置为比较器模式
- ◆ **支持安全相关的功能与应用**
 - 满足 IEC60730 CLASS B 标准

1.2 产品对比

以下是该系列芯片的产品对比

产品型号		CMS32F0332GE32NA
外围接口		
	MCU 工作电压	2.1V~5.5V
	最大时钟频率	64MHz
存储模块	APROM	60/62/63/64KB ⁽¹⁾
	BOOT	0/1/2/4KB ⁽¹⁾
	Data FLASH	1KB
	SRAM	8KB
定时器	SysTick	1 (24-bit)
	WDT	1
	WWDT	1
	TIMER0/1/2/3	4 (16/32-bit)
增强型 数字外设	CRC	CRC-16-CCITT
	DIVSQRT	32 bit/32 bit
	CCP	2
	EPWM	6(16-bit)
通信接口	UART	2
	I2C	1
	SSP/SPI	1
模拟模块	12bit-ADCA (外部通道数)	30
	12bit-ADCB (外部通道数)	30
	ACMP	2
	OP	2
	PGA	2
	GPIOs	30
	LVR	1.8V/2.0V/2.5V
	LVD	2.0V/2.2V/2.4V/2.7V/3.0V/3.7V/4.0V/4.3V
	工作温度	-40°C~85°C
	封装	QFN32

注：（1）通过系统配置寄存器设置 APROM 和 BOOT 空间大小，APROM 与 BOOT 空间总共最大为 64KB。

（2）模拟模块个数，模拟功能并非通过管脚的输入/输出实现，输入/输出管脚以实际产品为准。

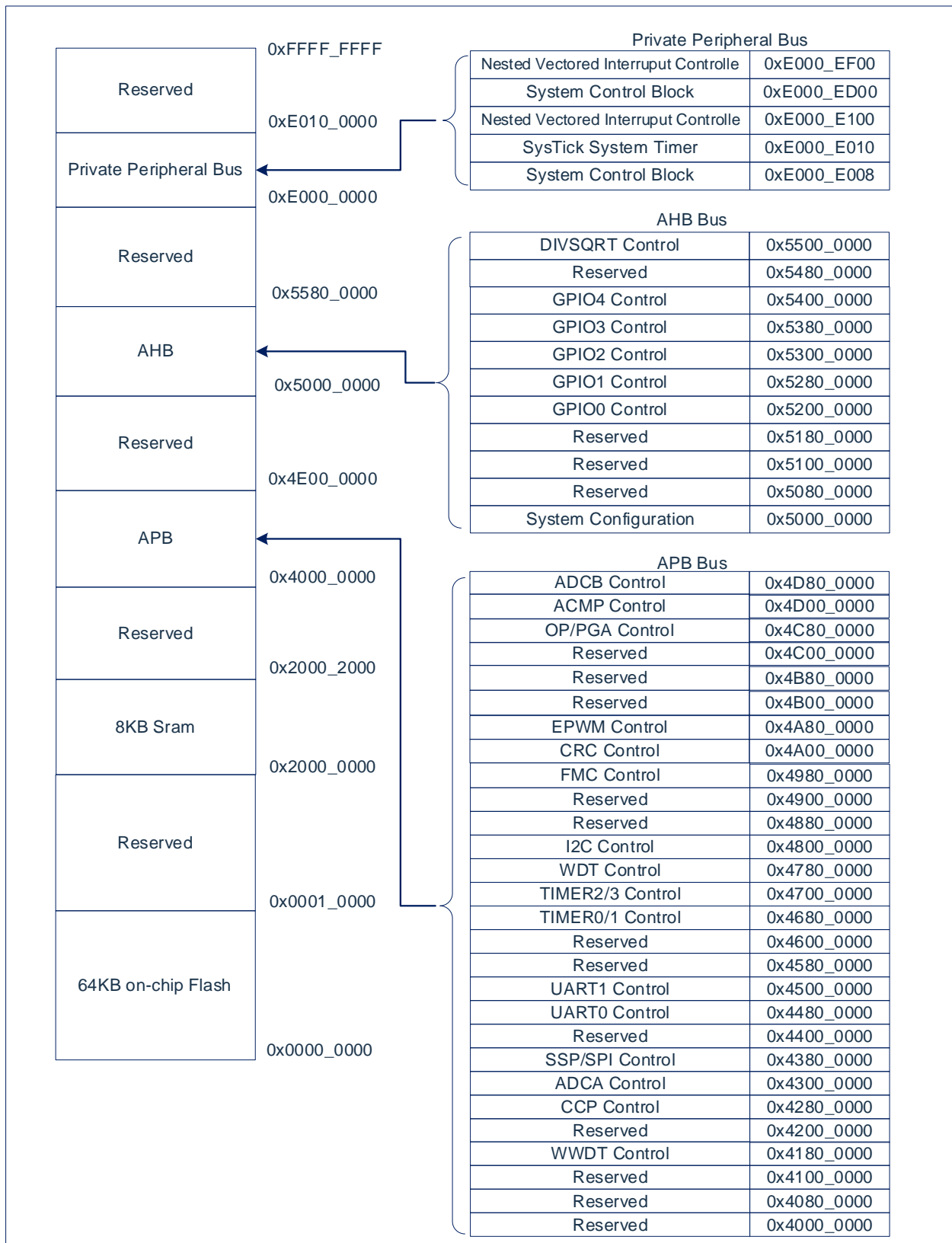
2. 系统概述

2.1 系统简介

该系列产品集成了 ARM® Cortex®-M0+内核、内建嵌套向量中断控制器。主要有并行 I/O 口（支持普通输入、上下拉输入、推挽输出、开漏输出、并可配置边沿或者电平触发中断）、定时器（6 位窗口看门狗定时器、32 位看门狗定时器、4 路可编程定时器）、SPI、I2C、UART、PWM、CCP、ADC、ACMP、OPA、PGA 等部件。主要特点如下：

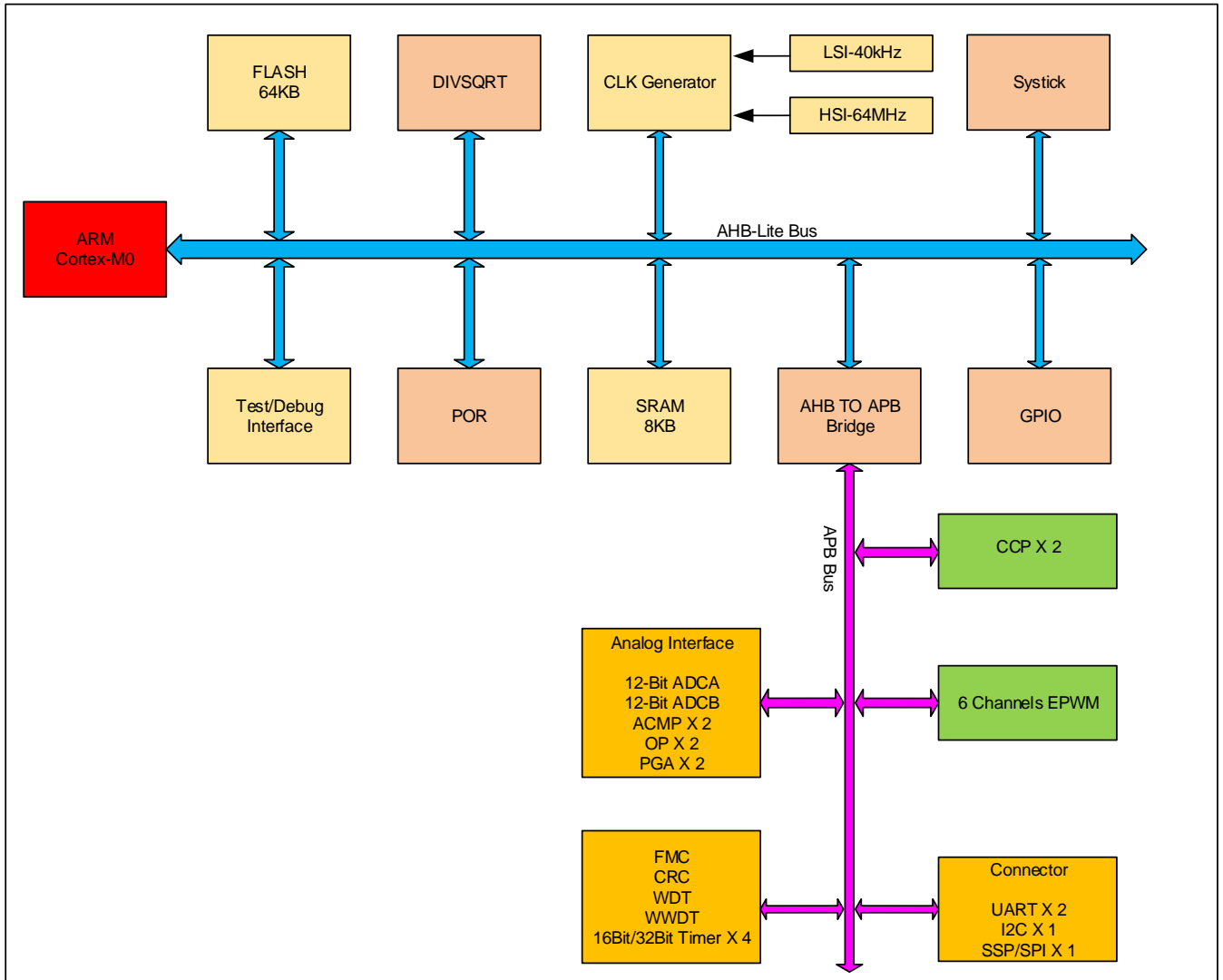
- 具有最大 64KB FLASH 存储空间，最大 8KB SRAM 空间，1KB FLASH 数据区。
- 支持 BOOT 功能及程序空间分区保护、支持硬件 CRC 校验 FLASH 空间代码、寄存器保护操作、用户可配置 ID，安全性更高。
- 正常模式、睡眠模式、深度睡眠模式 3 种工作模式供选择，使用更方便，功耗更低。
- 具有 32 位硬件除法单元、32 位单周期硬件乘法器，运算速度更快。
- 可配置任意 IO 口为串口发送和接收端口，同时也可将任意 IO 口配置为 ADC 的输入端口，使用更方便。
- 具有周期占空比间隔更新、独立/互补/同步/主控输出的增强型 PWM，PWM 功能更丰富。
- 具有 12 位最快 1.2MSPS 的 ADC、支持迟滞选择功能的模拟比较器、增益可选的可编程增益放大器、运算放大器等模拟 IP，模拟功能更强大。

2.2 存储器映射



2.3 系统框图

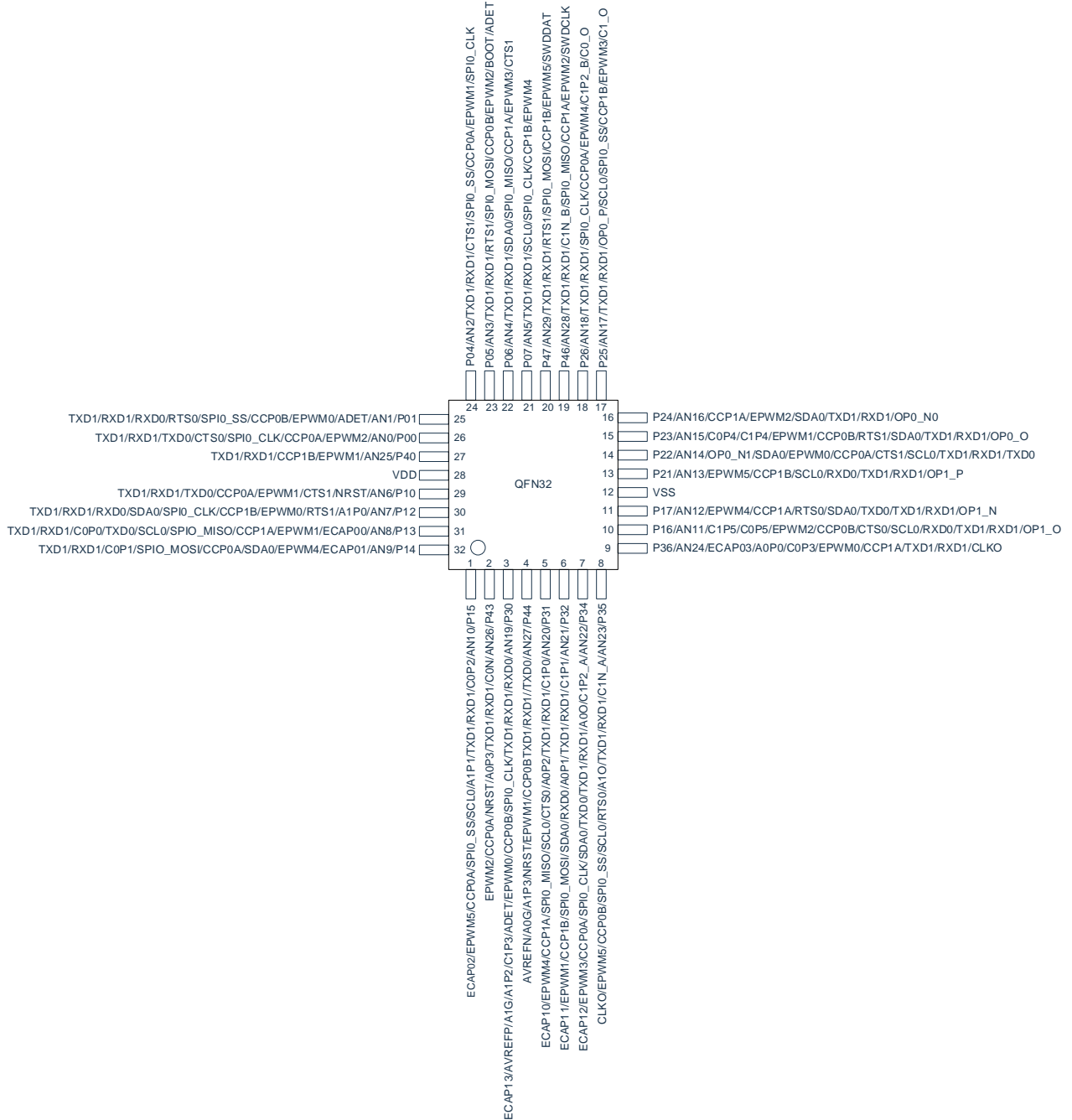
2.3.1 系统结构框图



3. 管脚定义

3.1 管脚分布

3.1.1 CMS32F0332GE32NA 引脚图



注：引脚图中所有引脚都可以映射为 TXD1 和 RXD1 功能。

3.2 模拟功能引脚

符号	说明
C0P0	比较器 0 正端输入 0
C0P1	比较器 0 正端输入 1
C0P2	比较器 0 正端输入 2
C0P3	比较器 0 正端输入 3
C0P4	比较器 0 正端输入 4
C0P5	比较器 0 正端输入 5
C0N	比较器 0 负端输入
C1P0	比较器 1 正端输入 0
C1P1	比较器 1 正端输入 1
C1P2_A	比较器 1 正端输入 2_A
C1P2_B	比较器 1 正端输入 2_B
C1P3	比较器 1 正端输入 3
C1P4	比较器 1 正端输入 4
C1P5	比较器 1 正端输入 5
C1N_A	比较器 1 负端输入_A
C1N_B	比较器 1 负端输入_B
A0P0	PGA0 正端输入 0
A0P1	PGA0 正端输入 1
A0P2	PGA0 正端输入 2
A0P3	PGA0 正端输入 3
A0G	PGA0 伪差分地/运放模式负端输入
A0O	PGA0 输出/运放模式输出
A1P0	PGA1 正端输入 0
A1P1	PGA1 正端输入 1
A1P2	PGA1 正端输入 2
A1P3	PGA1 正端输入 3
A1G	PGA1 伪差分地/运放模式负端输入
A1O	PGA1 输出/运放模式输出
OP0_P	运放 0 正端输入
OP0_N0	运放 0 负端输入 0
OP0_N1	运放 0 负端输入 1
OP0_O	运放 0 输出
OP1_P	运放 1 正端输入
OP1_N	运放 1 负端输入
OP1_O	运放 1 输出
C0_O	模拟比较器 0 数字输出
C1_O	模拟比较器 1 数字输出
AVREFP	ADCB 的外部参考正端
AVREFN	ADCB 的外部参考负端

3.3 GPIO 特性

管脚多种功能共享，每个 I/O 口可配置为对应的数字功能或者模拟功能。I/O 作为通用 GPIO 口具有如下特性：

- 可配置成普通输入、上拉输入、下拉输入、推挽输出、不带上拉开漏输出模式、带上拉的开漏输出模式。
- 可配置高电平、低电平、上升沿、下降沿、双沿触发中断。
- 可配置高电平、低电平、上升沿、下降沿唤醒芯片睡眠/深度睡眠模式。
- 可配置 2 档 I/O 速度。
- 可配置 2 档输出电流。

3.4 管脚功能说明

下文表格中的符号说明如下：

管脚名称	符号说明
I/O	表示数字输入/输出。
I	表示数字输入。
O	表示数字输出。
AI	表示模拟输入。
AO	表示模拟输出。
P	表示电源或地。

管脚号	管脚名称	管脚类型	描述
QFN32			
1	P15	I/O	通用输入/输出管脚
	AN10	AI	ADC 模拟输入通道 10
	C0P2	AI	ACMP0 正端输入通道 2
	ECAP02	I	ACMP0 正端输入通道 2 作捕获输入
	A1P1	AI	PGA1 正端输入通道 1
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	SCL0	I/O	I2C0 时钟输入/输出管脚
	SPI0_SS	I/O	SPI0 片选管脚
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚
EPWM5	O	EPWM 输出通道 5	
2	P43	I/O	通用输入/输出管脚
	AN26	AI	ADC 模拟输入通道 26
	C0N	AI	ACMP0 负端输入通道
	A0P3	AI	PGA0 正端输入通道 3
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	NRST	I	外部复位管脚
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚
	EPWM2	O	EPWM 输出通道 2
3	P30	I/O	通用输入/输出管脚
	AN19	AI	ADC 模拟输入通道 19
	AVREFP	AI	ADCB 外部参考正端
	C1P3	AI	ACMP1 正端输入通道 3
	ECAP13	I	ACMP1 正端输入通道 3 作捕获输入

	A1P2	AI	PGA1 正端输入通道 2
	A1G	AI	PGA1 伪差分地/运放模式负端输入
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	RXD0	I	UART0 数据输入管脚
	SPI0_CLK	I/O	SPI0 时钟输入/输出管脚
	CCP0B	I/O	CCP0 捕获输入/PWM 输出 B 路管脚
	EPWM0	O	EPWM 输出通道 0
	ADET	I	ADC 外部启动数字输入
4	P44	I/O	通用输入/输出管脚
	AN27	AI	ADC 模拟输入通道 27
	AVREFN	AI	ADCB 的外部参考负端
	A1P3	AI	PGA1 正端输入通道 3
	A0G	AI	PGA0 伪差分地/运放模式负端输入
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	NRST	I	外部复位管脚
	TXD0	O	UART0 数据输出管脚
	CCP0B	I/O	CCP0 捕获输入/PWM 输出 B 路管脚
	EPWM1	O	EPWM 输出通道 1
5	P31	I/O	通用输入/输出管脚
	AN20	AI	ADC 模拟输入通道 20
	C1P0	AI	ACMP1 正端输入通道 0
	ECAP10	I	ACMP1 正端输入通道 0 作捕获输入
	A0P2	AI	PGA0 正端输入通道 2
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	CTS0	I	UART0 允许发送管脚
	SCL0	I/O	I2C0 时钟输入/输出管脚
	SPI0_MISO	I/O	SPI0 主机输入/从机输出管脚
	CCP1A	I/O	CCP1 捕获输入/PWM 输出 A 路管脚
	EPWM4	O	EPWM 输出通道 4
6	P32	I/O	通用输入/输出管脚
	AN21	AI	ADC 模拟输入通道 21
	C1P1	AI	ACMP1 正端输入通道 1
	ECAP11	I	ACMP1 正端输入通道 1 作捕获输入
	A0P1	AI	PGA0 正端输入通道 1
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	RXD0	I	UART0 数据输入管脚
	SDA0	I/O	I2C0 数据输入/输出管脚
	SPI0_MOSI	I/O	SPI0 主机输出/从机输入管脚
	CCP1B	I/O	CCP1 捕获输入/PWM 输出 B 路管脚
	EPWM1	O	EPWM 输出通道 1
7	P34	I/O	通用输入/输出管脚
	AN22	AI	ADC 模拟输入通道 22
	C1P2_A	AI	ACMP1 正端输入通道 2
	ECAP12	I	ACMP1 正端输入通道 2 作捕获输入
	A0O	AO	PGA0 输出通道
	TXD1	O	UART1 数据输出管脚

	RXD1	I	UART1 数据输入管脚
	TXD0	O	UART0 数据输出管脚
	SDA0	I/O	I2C0 数据输入/输出管脚
	SPI0_CLK	I/O	SPI0 时钟输入/输出管脚
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚
	EPWM3	O	EPWM 输出通道 3
8	P35	I/O	通用输入/输出管脚
	AN23	AI	ADC 模拟通道 23
	C1N_A	AI	ACMP1 负端输入通道
	A1O	AO	PGA1 输出通道
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	RTS0	O	UART0 请求发送管脚
	SCL0	I/O	SPI0 时钟输入/输出管脚
	SPI0_SS	I/O	SPI0 片选管脚
	CCP0B	I/O	CCP0 捕获输入/PWM 输出 B 路管脚
	EPWM5	O	EPWM 输出通道 5
	CLKO	O	系统时钟输出管脚
9	P36	I/O	通用输入/输出管脚
	AN24	AI	ADC 模拟通道 24
	C0P3	AI	ACMP0 正端输入通道 3
	ECAP03	I	ACMP0 正端输入通道 3 作捕获输入
	A0P0	AI	PGA0 正端输入通道 0
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	CCP1A	I/O	CCP1 捕获输入/PWM 输出 A 路管脚
	EPWM0	O	EPWM 输出通道 0
	CLKO	O	系统时钟输出管脚
10	P16	I/O	通用输入/输出管脚
	AN11	AI	ADC 模拟通道 11
	OP1_O	AO	OPA1 输出通道
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	RXD0	I	UART0 数据输入管脚
	SCL0	I/O	I2C0 时钟输入/输出管脚
	CTS0	I	UART0 允许发送管脚
	CCP0B	I/O	CCP0 捕获输入/PWM 输出 B 路管脚
	EPWM2	O	EPWM 输出通道 2
	C1P5	AI	比较器 1 正端输入 5
	C0P5	AI	比较器 0 正端输入 5
11	P17	I/O	通用输入/输出管脚
	AN12	AI	ADC 模拟通道 12
	OP1_N	AI	OPA1 负端输入
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	TXD0	O	UART0 数据输出管脚
	SDA0	I/O	I2C0 数据输入/输出管脚
	RTS0	O	UART0 请求发送管脚
CCP1A	I/O	CCP1 捕获输入/PWM 输出 A 路管脚	

	EPWM4	O	EPWM 输出通道 4
12	VSS	P	地
13	P21	I/O	通用输入/输出管脚
	AN13	AI	ADC 模拟通道 13
	OP1_P	AI	OPA1 正端输入
	ECAP11	I	ACMP1 正端输入通道 1 作捕获输入
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	RXD0	I	UART0 数据输入管脚
	SCL0	I/O	I2C0 时钟输入/输出管脚
	CCP1B	I/O	CCP1 捕获输入/PWM 输出 B 路管脚
	EPWM5	O	EPWM 输出通道 5
14	P22	I/O	通用输入/输出管脚
	AN14	AI	ADC 模拟通道 14
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	TXD0	O	UART0 数据输出管脚
	SCL0	I/O	I2C0 时钟输入/输出管脚
	CTS1	I	UART1 允许发送管脚
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚
	EPWM0	O	EPWM 输出通道 0
	SDA0	I/O	I2C0 数据输入/输出管脚
	OP0_N1	AI	运放 0 负端输入 1
15	P23	I/O	通用输入/输出管脚
	AN15	AI	ADC 模拟通道 15
	OP0_O	AO	OPA0 输出通道
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	SDA0	I/O	I2C0 数据输入/输出管脚
	RTS1	O	UART1 请求发送管脚
	CCP0B	I/O	CCP0 捕获输入/PWM 输出 B 路管脚
	EPWM1	O	EPWM 输出通道 1
	C0P4	AI	比较器 0 正端输入 4
	C1P4	AI	比较器 1 正端输入 4
16	P24	I/O	通用输入/输出管脚
	AN16	AI	ADC 模拟通道 16
	OP0_N0	AI	OPA0 负端输入通道
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	SDA0	I/O	I2C0 数据输入/输出管脚
	ECAP03	I	ACMP0 正端输入通道 3 作捕获输入
	CCP1A	I/O	CCP1 捕获输入/PWM 输出 A 路管脚
	EPWM2	O	EPWM 输出通道 2
17	P25	I/O	通用输入/输出管脚
	AN17	AI	ADC 模拟通道 17
	OP0_P	AI	OPA0 正端输入通道
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	SCL0	I/O	I2C0 时钟输入/输出管脚
	SPI0_SS	I/O	SPI0 片选管脚

	CCP1B	I/O	CCP1 捕获输入/PWM 输出 B 路管脚	
	EPWM3	O	EPWM 输出通道 3	
	C1_O	O	ACMP1 输出通道	
18	P26	I/O	通用输入/输出管脚	
	AN18	AI	ADC 模拟通道 18	
	TXD1	O	UART1 数据输出管脚	
	RXD1	I	UART1 数据输入管脚	
	SPI0_CLK	I/O	SPI0 时钟输入/输出管脚	
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚	
	EPWM4	O	EPWM 输出通道 4	
	C0_O	O	ACMP0 输出通道	
	C1P2_B	AI	比较器 1 正端输入 2	
	19	P46	I/O	通用输入/输出管脚
		AN28	AI	ADC 模拟通道 28
TXD1		O	UART1 数据输出管脚	
RXD1		I	UART1 数据输入管脚	
SPI0_MISO		I/O	SPI0 主机输入/从机输出管脚	
C1N_B		AI	ACMP1 负端输入通道	
CCP1A		I/O	CCP1 捕获输入/PWM 输出 A 路管脚	
EPWM2		O	EPWM 输出通道 2	
SWDCLK		I	SWD 仿真时钟输入管脚	
20	P47	I/O	通用输入/输出管脚	
	AN29	AI	ADC 模拟通道 29	
	TXD1	O	UART1 数据输出管脚	
	RXD1	I	UART1 数据输入管脚	
	RTS1	O	UART1 请求发送管脚	
	SPI0_MOSI	I/O	SPI0 主机输出/从机输入管脚	
	CCP1B	I/O	CCP1 捕获输入/PWM 输出 B 路管脚	
	EPWM5	O	EPWM 输出通道 5	
	SWDDAT	I/O	SWD 仿真数据输入/输出管脚	
21	P07	I/O	通用输入/输出管脚	
	AN5	AI	ADC 模拟通道 5	
	TXD1	O	UART1 数据输出管脚	
	RXD1	I	UART1 数据输入管脚	
	SCL0	I/O	I2C0 时钟输入/输出管脚	
	SPI0_CLK	I/O	SPI0 时钟输入/输出管脚	
	CCP1B	I/O	CCP1 捕获输入/PWM 输出 B 路管脚	
	EPWM4	O	EPWM 输出通道 4	
22	P06	I/O	通用输入/输出管脚	
	AN4	AI	ADC 模拟通道 4	
	TXD1	O	UART1 数据输出管脚	
	RXD1	I	UART1 数据输入管脚	
	SDA0	I/O	I2C0 数据输入/输出管脚	
	SPI0_MISO	I/O	SPI0 主机输入/从机输出管脚	
	CCP1A	I/O	CCP1 捕获输入/PWM 输出 A 路管脚	
	EPWM3	O	EPWM 输出通道 3	
	CTS1	I	UART1 允许发送管脚	
23	P05	I/O	通用输入/输出管脚	
	AN3	AI	ADC 模拟通道 3	
	TXD1	O	UART1 数据输出管脚	

	RXD1	I	UART1 数据输入管脚
	RTS1	O	UART1 请求发送管脚
	SPI0_MOSI	I/O	SPI0 主机输出/从机输入管脚
	CCP0B	I/O	CCP0 捕获输入/PWM 输出 B 路管脚
	EPWM2	O	EPWM 输出通道 2
	BOOT	I	BOOT 配置输入引脚
	ADET	I	ADC 外部启动数字输入
24	P04	I/O	通用输入/输出管脚
	AN2	AI	ADC 模拟通道 2
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	CTS1	I	UART1 允许发送管脚
	SPI0_SS	I/O	SPI0 片选管脚
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚
	EPWM1	O	EPWM 输出通道 1
	SPI0_CLK	I/O	SPI0 时钟输入/输出管脚
25	P01	I/O	通用输入/输出管脚
	AN1	AI	ADC 模拟通道 1
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	RXD0	I	UART0 数据输入管脚
	RTS0	O	UART0 请求发送管脚
	SPI0_SS	I/O	SPI0 片选管脚
	CCP0B	I/O	CCP0 捕获输入/PWM 输出 B 路管脚
	EPWM0	O	EPWM 输出通道 0
	ADET	I	ADC 外部启动数字输入
26	P00	I/O	通用输入/输出管脚
	AN0	AI	ADC 模拟通道 0
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	TXD0	O	UART0 数据输出管脚
	CTS0	I	UART0 允许发送管脚
	SPI0_CLK	I/O	SPI0 时钟输入/输出管脚
	CCP0A	I/O	PWM0 捕获输入/PWM 输出 A 路管脚
	EPWM2	O	EPWM 输出通道 2
27	P40	I/O	通用输入/输出管脚
	AN25	AI	ADC 模拟输入通道 25
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	CCP1B	I/O	CCP1 捕获输入/PWM 输出 B 路管脚
	EPWM1	O	EPWM 输出通道 1
-	VDD	P	电源
29	P10	I/O	通用输入/输出管脚
	AN6	AI	ADC 模拟输入通道 6
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	TXD0	O	UART0 数据输出管脚
	NRST	I	外部复位管脚
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚

	EPWM1	O	EPWM 输出通道 1
	CTS1	I	UART1 允许发送管脚
30	P12	I/O	通用输入/输出管脚
	AN7	AI	ADC 模拟输入管脚 7
	A1P0	AI	PGA1 正端输入通道 0
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	RXD0	I	UART0 数据输入管脚
	SDA0	I/O	I2C0 数据输入/输出管脚
	SPI0_CLK	I/O	SPI0 时钟输入/输出管脚
	CCP1B	I/O	CCP1 捕获输入/PWM 输出 B 路管脚
	EPWM0	O	EPWM 输出通道 0
	RTS1	O	UART1 请求发送管脚
31	P13	I/O	通用输入/输出管脚
	AN8	AI	ADC 模拟输入管脚 8
	C0P0	AI	ACMP0 正端输入通道 0
	ECAP00	I	ACMP0 正端输入通道 0 作捕获输入
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	TXD0	O	UART0 数据输出管脚
	SCL0	I/O	I2C0 时钟输入/输出管脚
	SPI0_MISO	I/O	SPI0 主机输入/从机输出管脚
	CCP1A	I/O	CCP1 捕获输入/PWM 输出 A 路管脚
	EPWM1	O	EPWM 输出通道 1
32	P14	I/O	通用输入/输出管脚
	AN9	AI	ADC 模拟输入管脚 9
	C0P1	AI	ACMP0 正端输入通道 1
	ECAP01	I	ACMP0 正端输入通道 1 作捕获输入
	TXD1	O	UART1 数据输出管脚
	RXD1	I	UART1 数据输入管脚
	SDA0	I/O	I2C0 数据输入/输出管脚
	SPI0_MOSI	I/O	SPI0 主机输出/从机输入管脚
	CCP0A	I/O	CCP0 捕获输入/PWM 输出 A 路管脚
EPWM4	O	EPWM 输出通道 4	

3.5 管脚功能列表

Function 符号									
	CONFIG	0	1	2	3	4	5	6	7
P00		GPIO	ANA	TXD0	CTS0	SPI0_CLK	CCP0A	EPWM2	
P01		GPIO	ANA	RXD0	RTS0	SPI0_SS	CCP0B	EPWM0	ADET
P04		GPIO	ANA		CTS1	SPI0_SS	CCP0A	EPWM1	SPI0_CLK
P05	BOOT	GPIO	ANA		RTS1	SPI0_MOSI	CCP0B	EPWM2	ADET
P06		GPIO	ANA		SDA0	SPI0_MISO	CCP1A	EPWM3	CTS1
P07		GPIO	ANA		SCL0	SPI0_CLK	CCP1B	EPWM4	
P10	NRST	GPIO	ANA	TXD0			CCP0A	EPWM1	CTS1
P12		GPIO	ANA	RXD0	SDA0	SPI0_CLK	CCP1B	EPWM0	RTS1
P13		GPIO	ANA	TXD0	SCL0	SPI0_MISO	CCP1A	EPWM1	
P14		GPIO	ANA		SDA0	SPI0_MOSI	CCP0A	EPWM4	
P15		GPIO	ANA		SCL0	SPI0_SS	CCP0A	EPWM5	
P16		GPIO	ANA	RXD0	SCL0	CTS0	CCP0B	EPWM2	
P17		GPIO	ANA	TXD0	SDA0	RTS0	CCP1A	EPWM4	
P21		GPIO	ANA	RXD0	SCL0		CCP1B	EPWM5	
P22		GPIO	ANA	TXD0	SCL0	CTS1	CCP0A	EPWM0	SDA0
P23		GPIO	ANA		SDA0	RTS1	CCP0B	EPWM1	
P24		GPIO	ANA		SDA0		CCP1A	EPWM2	
P25		GPIO	ANA		SCL0	SPI0_SS	CCP1B	EPWM3	C1_O
P26		GPIO	ANA			SPI0_CLK	CCP0A	EPWM4	C0_O
P30		GPIO	ANA	RXD0		SPI0_CLK	CCP0B	EPWM0	ADET
P31		GPIO	ANA	CTS0	SCL0	SPI0_MISO	CCP1A	EPWM4	
P32		GPIO	ANA	RXD0	SDA0	SPI0_MOSI	CCP1B	EPWM1	
P34		GPIO	ANA	TXD0	SDA0	SPI0_CLK	CCP0A	EPWM3	
P35		GPIO	ANA	RTS0	SCL0	SPI0_SS	CCP0B	EPWM5	CLKO
P36		GPIO	ANA			CLKO	CCP1A	EPWM0	
P40		GPIO	ANA				CCP1B	EPWM1	
P43	NRST	GPIO	ANA				CCP0A	EPWM2	
P44	NRST	GPIO	ANA	TXD0			CCP0B	EPWM1	
P46		GPIO	ANA			SPI0_MISO	CCP1A	EPWM2	SWDCLK
P47		GPIO	ANA		RTS1	SPI0_MOSI	CCP1B	EPWM5	SWDDAT

续上表(TXD1 与 RXD1 可任意口配置)

Function 符号				Function 符号								
		8	9	GPIO	ANA (可同时使用多个模拟功能)							
PIN	优先级	UART1	UART1	ECAP	ADC	ACMP	PGA	OP				
P00	Max	TXD1	RXD1		AN0							
P01					AN1							
P04					AN2							
P05					AN3							
P06					AN4							
P07					AN5							
P10					AN6							
P12					AN7				A1P0			
P13					ECAP00		AN8		C0P0			
P14				↓			ECAP01		AN9		C0P1	
P15							ECAP02		AN10		C0P2	A1P1
P16								AN11		C1P5/C0P5		OP1_O
P17								AN12				OP1_N
P21								AN13				OP1_P
P22					AN14				OP0_N1			
P23					AN15		C1P4/C0P4		OP0_O			
P24					AN16				OP0_N0			
P25					AN17				OP0_P			
P26					AN18		C1P2_B					
P30				ECAP13	AN19/AVREFP		C1P3		A1P2/A1G			
P31				ECAP10	AN20		C1P0		A0P2			
P32	↓			ECAP11	AN21		C1P1		A0P1			
P34				ECAP12	AN22		C1P2_A		A0O			
P35					AN23		C1N_A		A1O			
P36				ECAP03	AN24		C0P3		A0P0			
P40					AN25							
P43					AN26		C0N		A0P3			
P44					AN27/AVREFN				A1P3/A0G			
P46					AN28		C1N_B					
P47	min				AN29							

注:

- (1) 配置为 0 时, 为 GPIO 功能, 其输入斯密特为常开 (包括状态为输出时)。配置为 1 时, GPIO 所有功能关闭, 包括输出电路, 斯密特输入电路, 上下拉均关闭。
- (2) 配置为数字功能时, 也可使用模拟功能, 如 P13 配置成 GPIO 使用 ECAP 功能时, 可同时使用比较器 C0P0 功能。
- (3) 端口支持多个模拟功能同时使用, 如可 P25 同时使用运放功能与 AD 通道功能。
- (4) SWD 口固定配置为一组, 出厂时已经设置, 用户不能修改。

4. 功能概要

4.1 ARM Cortex-M0+内核

Cortex[®]-M0+处理器是一个可配置，具有多级流水线的 32 位 RISC 处理器。它拥有一个 AMBA AHB-Lite 接口并包含 NVIC 组件，同时有可选的硬件调试功能。该处理器可以执行 Thumb 指令，并与其他 Cortex[®]-M 系列处理器兼容。该处理器支持两种工作模式——Thread 模式和 Handler 模式。异常时系统进入 Handler 模式，异常返回只能在 Handler 模式下执行。系统复位及异常返回后均可进入 Thread 模式。

4.2 存储器

4.2.1 程序存储器（FLASH）

程序存储器分为两种区域：APROM 与 BOOT，可选择上电时从 APROM 或 BOOT 区启动。

不同产品型号有不同程序空间大小，视具体型号而定，最大空间为 64KB。

BOOT 的最大空间为 4KB。

产品可配置 BOOT 的大小，配置方式如下：

64K（程序存储区）				
地址空间分配方式	APROM 区		BOOT 区	
方式 0	64K	0000H-FFFFH	-	-
方式 1	63K	0000H-FBFFH	1K	FC00H-FFFFH
方式 2	62K	0000H-F7FFH	2K	F800H-FFFFH
方式 3	60K	0000H-EFFFH	4K	F000H-FFFFH

4.2.2 非易失性数据存储器（Data FLASH）

Data FLASH 的空间大小为 1KB，分为两个扇区，每个扇区有写保护功能。可存储用户需要用于掉电保存的数据。

4.2.3 数据存储器（SRAM）

数据存储器最大为 8KB。除了初始地址开始的 2KB，后面每 2KB 可设置写保护。

4.3 中断控制

Cortex®-M0+ CPU 提供一个用于中断处理的嵌套向量中断控制器（NVIC），具有如下特性：

- 支持嵌套向量中断。
- 自动保存和恢复处理器状态。
- 动态改变优先级。
- 简化和确定的中断时间。

系统提供多个外设中断源，包括 GPIO0、GPIO1、GPIO2、GPIO3、GPIO4、CCP、WWDT、EPWM、ADCA、ADCB、ACMP、UART0、UART1、TIMER0-TIMER3、WDT、I2C、SPI、SYS_CHK，中断源的实际个数因产品而不同。每个中断支持 4 级中断优先级，最高优先级为 0，最低优先级为 3，默认优先级为 0。

4.4 时钟控制

时钟控制器为整个芯片提供时钟源，包括系统时钟和所有外围设备时钟。该控制器通过单独的时钟开关、时钟源选择和分频器来进行时钟选择，同时也可以通过 IO 口输出时钟。

时钟源可选择如下两种类型：

- 内部高速振荡器 HSI（48MHz/64MHz）。
- 内部低速振荡器 LSI（40KHz）。

时钟输出可选择如下两种类型：

- AHB 总线时钟 AHBCLK。
- 内部高速振荡器 HSI。

4.5 电源管理

4.5.1 工作模式

系统有 3 种不同的工作模式，以适应不同应用的功耗需求。

- 正常模式：MCU 处于正常工作状态，外设正常运行，LDO 开启。
- 睡眠模式：MCU 处于睡眠状态，CPU 停止工作，外设正常运行，LDO 开启。
- 深度睡眠模式：MCU 处于深度睡眠模式，CPU 停止工作，外设仅 WDT 工作，LDO 开启。

4.5.2 电源低压复位（LVR）

该系列产品内部包含一个低压复位电路，当电源电压低于设置的检测电压，则复位系统。

低压检测电压有 4 种选择：1.8V/2.0V/2.5V。

4.5.3 电源低压检测（LVD）

该系列产品内部包含一个低电压检测电路，可将电源电压和设置的检测电压进行比较。如果电源电压低于设置的检测电压，则产生中断请求信号。

检测电压有 8 种选择：4.3V/4.0V/3.7V/3.0V/2.7V/2.4V/2.2V/2.0V。

4.6 定时器

4.6.1 系统定时器 (SysTick)

Cortex®-M0+内置一个系统定时器 SysTick, SysTick 提供一个简单的 24 位写清零、递减计数、自动加载初值功能,同时拥有灵活控制机制的寄存器。该计数器可用作实时操作系统 (RTOS) 的滴答定时器或用作简单的定时器外设。

4.6.2 看门狗定时器 (WDT)

看门狗定时器是以 40KHz 为计数时钟源的 32 位向下计数器。当系统运行到一个未知状态时,可通过看门狗来使系统复位,从而避免系统进入到无限期的死循环。看门狗定时器具有如下特性:

- 计数时钟可选择 1、16、256 分频。
- 支持看门狗复位系统。
- 支持看门狗定时中断。
- 支持看门狗中断唤醒系统睡眠/深度睡眠模式。

4.6.3 窗口看门狗定时器 (WWDT)

窗口看门狗定时器是一个 6 位向下计数器。窗口看门狗定时器用于在一个特定窗口时间内执行系统复位,以防止程序在不可预知条件下跑到一个不可控的状态。窗口看门狗定时器具有如下特性:

- 6 位窗口比较值可设置。
- 计数时钟可选择 14 种分频比。
- 支持窗口看门狗计数值等于窗口比较值时,产生中断。
- 支持窗口看门狗计数值大于窗口比较值时加载数据,产生系统复位。
- 支持窗口计数值递减到 0 时,产生系统复位。

4.6.4 通用定时器 (TIMER0/1/2/3)

该系列产品包含 4 路可编程的 32 位/16 位向下计数器,能为用户提供便捷的定时计数功能。TIMER0-TIMER3 具有如下特性:

- 计数时钟可选择 1、16、256 分频。
- 具有单次触发、周期计数、连续计数 3 种计数操作模式。
- 支持延时加载计数初值功能。
- 支持计数器递减到 0 时,产生中断。
- 支持定时器中断唤醒睡眠模式。

4.7 增强型数字外设

4.7.1 循环冗余校验单元（CRC）

循环冗余校验 CRC 是数据通信领域中最常用的一种差错校验码，其特征是信息字段和校验字段的长度可以任意选定。芯片 CRC 校验单元生成多项式使用“ $X^{16}+X^{12}+X^5+1$ ”（CRC-16-CCITT），通过程序指定要校验的数据，使得该模块不限于代码闪存区而能用于多用途的检查。

4.7.2 除法单元（DIVSQRT）

该系列产品包含一个 32bit 的硬件除法运算单元，该单元具有如下特性：

- 支持有/无符号的除法运算。
- 具有除零标志指示位。
- 商和余数的位宽均为 32 位。
- 写除数寄存器启动运算。
- 16 个 HCLK 时钟完成运算。

4.7.3 捕捉/比较/脉宽调制模块（CCP0/1）

该系列产品包含 2 组 CCP 模块 CCP0/CCP1，每组 CCP 对应 A，B 两路通道。CCP 模块支持 PWM 输出、捕捉模式 0、捕捉模式 1、中断。

（1）PWM 输出具有如下特性：

- CCP0 的 A，B 两路共用一个周期寄存器、CCP1 的 A，B 两路共用另一个周期寄存器。
- CCP0/CCP1 的 A，B 两路输出占空比可独立设置。
- 最多可输出 4 路 PWM。
- 支持 50% 占空比的方波输出。
- 输出极性可选。

（2）捕捉模式 0 具有如下特性：

- CCP0 可选择从 A 路或者 B 路作为外部捕捉输入信号。
- CCP1 可选择从 A 路或者 B 路作为外部捕捉输入信号。
- 可选择软件开始计数、上升沿捕捉；软件开始计数、下降沿捕捉；上升沿计数、下降沿捕捉；下降沿计数、上升沿捕捉，4 种捕获方式。
- 捕捉条件触发，计数器停止。

（3）捕捉模式 1 具有如下特性：

- 仅有 CCP1 具有捕捉模式 1。
- CAP0、CAP1、CAP2、CAP3，4 路捕捉通道，每路捕捉通道具有 4 位控制选择不同输入。
- 可选择写寄存器触发的软件捕捉方式。
- 可选择外部信号的上升沿、下降沿、双沿触发的边沿捕捉方式。
- 支持 CCP1 捕捉触发 CCP0 计数器加载使能。

(4) 捕捉模式 2 具有如下特性：

- 仅有 CCP1 具有捕捉模式 2，CCP0 可自由设置。
- CAP1、CAP2、CAP3，3 路共用同一个捕捉通道，对同一信号进行捕捉。
- 每个通道可独立选择外部信号的上升沿、下降沿、双沿触发的边沿捕捉方式。
- CAP3 捕捉完成后可自动计算周期与占空比的数据。

(5) CCP 模块的中断具有如下几种：

- PWM 中断。
- 捕捉模式 0 中断。
- 捕捉模式 1 的 CAP0、CAP1、CAP2、CAP3 中断。
- 计数器溢出中断。

4.7.4 增强型 PWM (EPWM)

增强性 PWM 模块支持 6 路 PWM 发生器，周期和占空比可独立设置。EPWM 具有如下特性：

- 支持单次、连续 2 种波形输出。
- 支持独立、互补、同步、组控 4 种控制模式。
- 计数时钟可选择 1、2、4、8、16 分频。
- 支持边沿对齐、中心对齐 2 种计数模式。
- 支持 4 种加载更新方式。
- 可设置输出极性。
- 支持周期、向上比较、向下比较、零点中断。

4.8 通信模块

4.8.1 通用异步收发器 (UART0/1)

该系列产品包含 2 路全双工异步通讯接口，UART0 和 UART1。UART 收发器具有如下特性：

- 全双工，异步通信。
- 寄存器结构符合 16550 工业标准。
- 独立的 16 个字节发送/接收 FIFO。
- 支持硬件自动流控功能 (CTS,RTS)。
- 支持软件流控功能 (XOFF,XON)。
- 接收缓存触发等级可选。
- 数据位长度可设为 5~8 位。
- 停止位长度可设置为 1 位、1.5 位或 2 位。
- 校验位可设为奇、偶校验、无校验或固定校验位的产生和检测。

4.8.2 I²C 串行接口控制器 (I²C)

该系列产品包含 1 个两线双向串行总线控制器 I2C。I2C 控制器具有如下特性：

- 标准 I2C 兼容总线接口。
- 支持主机/从机模式，主从机之间双向数据传送。
- 多主机间同时传输数据仲裁，避免总线上串行数据损坏。
- 总线采用串行同步时钟，可实现设备之间以不同的速率传输。
- 可编程的时钟可以用于多种速率控制。
- 支持 7 位/10 位从地址模式。
- 支持多地址识别。

4.8.3 串行外围接口控制器 (SSP/SPI)

该系列产品包含 1 个工作于全双工模式的同步串行控制器 SSP/SPI，SSP/SPI 控制器具有如下特性：

- 兼容 Motorola 的 SPI、TI 的 4 线 SSI 和 NS 的 Microwire 总线。
- 支持主机或从机模式。
- 可配置发送位的长度。
- 可配置时钟极性和相位。
- 可编程的时钟速率控制。
- 提供 8 个 16 位发送/接收 FIFO。

4.9 模拟模块

4.9.1 模数转换 (ADCA)

该系列产品包含一个 12 位逐次逼近型模数转换器(ADC)，支持单次和连续 2 种转换模式。该模块还具有如下特性：

- 模拟输入电压范围：AVSS(VSS) ~ AVDD(VDD)。
- 最大采样速率：380Ksps。
- 多达30路外部单端模拟输入通道。
- 单次转换时间为： $21 \cdot T_{ADCK}$ （采样时间为4个 T_{ADCK} ）。
- 单次模式：对指定通道执行一次A/D转换。
- 连续模式：对所有选定的通道都执行A/D转换。
- 支持外部输入信号触发ADC转换。
- 支持转换完毕产生中断。
- 内置AD转换结果比较器。
- 每个通道的转换结果都存储在对应的数据寄存器中。
- 通道30可测试内部模拟电压信号(包括OP0/1输出、PGA0/1输出、内部1.2V基准电压)

4.9.2 快速模数转换 (ADCB)

该系列产品包含一个 12 位逐次逼近型模数转换器(ADC)，支持单次和连续 2 种转换模式。该模块还具有如下特性：

- 模拟输入电压范围：AVSS(VSS/AVREFN) ~ AVDD(VDD/AVREFP)。
- 最大采样速率：1.2Msps。
- 多达30路外部单端模拟输入通道。
- 支持两种功耗模式：高速模式与低电流模式。
- 高速模式下单次采样与转换时间为： $52 \cdot T_{ADCK}$ (采样时间设置为 $13.5 \cdot T_{ADCK}$)。
- 单次模式：对指定通道执行一次A/D转换。
- 连续模式：对所有选定的通道都执行A/D转换。
- 支持外部输入信号触发ADC转换。
- 支持转换完毕产生中断。
- 内置AD转换结果比较器。
- 每个通道的转换结果都存储在指定的数据寄存器中。
- 通道30可测试内部模拟电压信号(包括OP0/1输出、PGA0/1输出、内部1.2V基准电压)。

4.9.3 模拟比较器 (ACMP0/1)

该系列产品内部包含 2 个模拟比较器，ACMP0 和 ACMP1。ACMP0/1 具有如下特性：

- 模拟输入电压范围：0~(VDD-1.5V)。
- 支持迟滞电压选择(10mV/20mV/60mV-典型值)。
- 正端可选择多路端口输入。
- 负端可选择端口输入或内部参考电压。
- 内部参考分压共 16 档位选择。
- 支持输出滤波，滤波时间共 11 档位选择。
- 支持输出改变产生中断。

4.9.4 运算放大器 (OP0/1)

该系列产品包含 2 个基本运放模块 OP0 和 OP1，OP0/1 具有如下特性：

- 可配置为运放模式和比较器模式。
- 支持输出通过 ADC 测量。

4.9.5 可编程增益放大器 (PGA0/1)

该系列产品包含 2 个可编程增益放大器 PGA0 和 PGA1，PGA0/1 具有如下特性：

- 增益 8 级可调 (4X/8X/10X/12X/14X/16X/32X)。
- 支持伪差分输入。
- 支持运放模式。
- 输出可通过 ADC 测量。

4.10 存储器控制模块

FLASH 存储器包含程序存储器 (APROM/BOOT) 与非易失性数据存储器 (Data FLASH)，可通过相关特殊功能寄存器 (SFR) 对其进行存取操作以实现 IAP 功能。FLASH 存储器支持如下操作：

- 字节读操作。
- 字节写操作。
- 页擦除操作。
- FLASH 空间 CRC 校验操作。

4.11 安全相关

4.11.1 唯一芯片识别号 (UID)

每颗芯片拥有 96 位唯一身份识别号，出厂时已经设置用户不能修改，但可通过存储器模块读取。

4.11.2 用户唯一芯片识别号 (USRUID)

该系列产品存在另外一个 128 位的芯片识别号 USRUID，包括 96 位用户可设置识别号与 32 位固定的识别号，该 128 位识别号均不能通过存储器模块读取。USRUID 可作为在加密应用中的密钥，用户程序可通过检测该密钥建立保护机制。

4.11.3 程序代码的保护

支持代码分区保护功能，APROM 空间每 2K Bytes 为一段，BOOT 空间每 1K Bytes 为一段，通过用户配置寄存器可设置保护状态。

4.11.4 数据代码的保护

支持数据区保护功能，数据空间每 0.5Kbytes 为一段，通过用户配置寄存器可设置保护状态。

4.11.5 程序 CRC 校验

支持硬件计算程序 CRC 校验码，其中校验区间可任意设置。CRC 校验码使用多项式 CRC-16-CCITT 的“ $X^{16}+X^{12}+X^5+1$ ”来生成。

4.11.6 通用 CRC 运算

利用通用 CRC 模块进行校验程序或数据传输的正确性。通用 CRC 模块的校验多项式也使用“ $X^{16}+X^{12}+X^5+1$ ”生成。

4.11.7 存储器非法存取检测

如果访问 ARM 微控制器中的非法存储器地址，总线系统会回应一个错误信号，这样能提供更好的程序错误检测方法。

4.11.8 SRAM 保护功能

内部 SRAM 带有写保护功能，且可设置为分区写保护。写保护不影响读取功能，系统寄存器 SRAMLOCK 可设置相关功能。

4.11.9 SFR 保护功能

关键功能模块的部分 SFR 带有保护功能，在保护态下读写操作无效。

4.11.10 ADCA/B 测试功能

通过对 A/D 转换器的正端参考电压、负端参考电压、模拟输入通道、内部基准电压进行 A/D 转换，确认 A/D 转换器是否正常运行。

4.11.11 GPIO 引脚电平检测

不论端口配置成 GPIO 功能模式下的输出口还是输入口，都能通过 GPIO->DI 读取管脚电平。

5. 用户配置

用户配置区是 FLASH 中分配的一块 128 字（512 字节）的存储区间，通过配置区寄存器可设置如下功能：

- LVR 复位电压。
- 上电复位启动空间（APROM/BOOT）。
- 用户程序、用户 UID、Data FLASH 加密控制。
- 上电 WDT 使能控制、初始加载值。
- SWD 调试功能。
- 外部复位功能及引脚分配。

6. 电气特性

除非另有说明，以下参数的温度条件 $T_A = 25^\circ\text{C}$ 。

6.1 MCU 绝对最大额定值

符号	参数	最小值	最大值	单位
$V_{DD}-V_{SS}$	电源电压	-0.3	5.8	V
V_{IN}	输入电压	$V_{SS}-0.3$	$V_{DD}+0.3$	V
T_A	工作温度	-40	85	$^\circ\text{C}$
T_{ST}	储存温度	-55	150	$^\circ\text{C}$
I_{DD}	V_{DD} 最大输入电流	-	120	mA
I_{SS}	V_{SS} 最大输出电流	-	120	mA
I_{IO}	单个 I/O 最大灌电流	-	50	mA
	单个 I/O 最大拉电流	-	40	mA
	所有 I/O 最大灌电流	-	100	mA
	所有 I/O 最大拉电流	-	100	mA

注意：如果器件的工作条件超过“绝对最大额定值”的范围，将造成器件永久性破坏。只有当器件工作在手册所规定的范围内时功能才能得到保障。芯片处于绝对最大额定值条件下，可能会影响器件的可靠性。

6.2 MCU 直流电气参数

($V_{DD}-V_{SS}=2.1\sim 5.5V$, $T_A=25^{\circ}C$)

符号	参数	测试条件	最小值	典型值	最大值	单位
V_{DD}	工作电压	HCLK=64MHz	2.1	-	5.5	V
I_{DD1}	工作电流	HCLK=64MHz, HSI=64MHz, ALL APBCLK OFF, $V_{DD}=5.0V$	-	6.5	-	mA
I_{DD2}		HCLK=64MHz, HSI=64MHz, ALL APBCLK OFF, $V_{DD}=3.3V$	-	6.5	-	mA
I_{DD3}		HCLK=48MHz, HSI=48MHz, ALL APBCLK OFF, $V_{DD}=5.0V$	-	5	-	mA
I_{DD4}		HCLK=48MHz, HSI=48MHz, ALL APBCLK OFF, $V_{DD}=3.3V$	-	5	-	mA
I_{DD5}		HCLK=40KHz, LSI=40KHz, ALL APBCLK OFF, $V_{DD}=5V$	-	0.25	-	mA
I_{DD6}		HCLK=40KHz, LSI=40KHz, ALL APBCLK OFF, $V_{DD}=3.3V$	-	0.25	-	mA
I_{DEEP_SLEEP}		深度睡眠模式 电流	LDO 开启, $V_{DD}=5V$	-	200	-
	LDO 处于低功耗模式, $V_{DD}=5V$		-	6	-	uA
V_{IL}	输入低电平	-	VSS	-	0.3VDD	V
V_{IH}	输入高电平	-	0.7VDD	-	VDD	V
I_{OL1}	输出低电流	$V_{DD}=5V$ GPIOxDR[n]=0 $V_{IO}=1.5V$	-	-	50	mA
I_{OL2}	输出低电流	$V_{DD}=5V$ GPIOxDR[n]=1 $V_{IO}=1.5V$	-	-	25	mA
I_{OH1}	输出高电流	$V_{DD}=5V$ GPIOxDR[n]=0 $V_{IO}=3.5V$	-	-	40	mA
I_{OH2}	输出高电流	$V_{DD}=5V$ GPIOxDR[n]=1 $V_{IO}=3.5V$	-	-	20	mA
R_{UP}	上拉电阻	-	-	33	-	K Ω
R_D	下拉电阻	-	-	33	-	K Ω
F_{AHBCLK}	AHB 时钟	-	-	-	64	MHz
F_{APBCLK}	APB 时钟	-	-	-	64	MHz

6.3 MCU 交流电气参数

6.3.1 上电复位时间

符号	参数	测试条件	最小值	典型值	最大值	单位
T_{RESET}	复位时间	$V_{DD}=5V$	-	6	-	ms
T_{VDDR}	V_{DD} rise rate	$V_{DD}=5V$	20	-	-	us/V
T_{VDDF}	V_{DD} fall rate	$V_{DD}=5V$	20	-	-	us/V

6.3.2 内部高速振荡器 (HSI)

符号	参数	最小值	典型值	最大值	单位
V_{HSI}	工作电压	2.1	-	5.5	V
T_A	工作温度	-40	-	85	°C
I_{HSI}	工作电流 $V_{DD}=5.0V, T_A=25^\circ C$	-	300	-	uA
F_{HSI48M}	$T_A=25^\circ C, V_{DD}=5.0V$	-	48	-	MHz
	$T_A=25^\circ C, V_{DD}=2.1\sim 5.5V$	-1	-	1	%
	$T_A=0^\circ C\sim 85^\circ C, V_{DD}=2.1\sim 5.5V$	-2	-	2	%
	$T_A=-40^\circ C\sim 85^\circ C, V_{DD}=2.1\sim 5.5V$	-3	-	3	%
F_{HSI64M}	$T_A=25^\circ C, V_{DD}=5.0V$	-	64	-	MHz
	$T_A=25^\circ C, V_{DD}=2.1\sim 5.5V$	-1	-	1	%
	$T_A=0^\circ C\sim 85^\circ C, V_{DD}=2.1\sim 5.5V$	-2	-	2	%
	$T_A=-40^\circ C\sim 85^\circ C, V_{DD}=2.1\sim 5.5V$	-3	-	3	%

6.3.3 内部低速振荡器 (LSI)

符号	参数	最小值	典型值	最大值	单位
V_{LSI}	工作电压	2.1	-	5.5	V
T_A	工作温度	-40	-	85	°C
I_{LSI}	工作电流 $V_{DD}=5.0V, T_A=25^\circ C$	-	10	-	uA
F_{LSI}	$T_A=25^\circ C, V_{DD}=5.0V$	-	40	-	KHz
	$T_A=25^\circ C, V_{DD}=2.1\sim 5.5V$	-10	-	10	%
	$T_A=-40^\circ C\sim 85^\circ C, V_{DD}=2.1\sim 5.5V$	-15	-	15	%

6.3.4 低压复位电路 (LVR)

符号	参数	最小值	典型值	最大值	单位
V_{LVR1}	低压侦测阈值 1.8V	1.65	1.8	2.0	V
V_{LVR2}	低压侦测阈值 2.0V	1.85	2.0	2.2	V
V_{LVR3}	低压侦测阈值 2.5V	2.25	2.5	2.8	V

6.3.5 低压侦测电路 (LVD)

符号	参数	最小值	典型值	最大值	单位
V _{LVD1}	低压侦测阈值 2.0V	1.85	2.0	2.15	V
V _{LVD2}	低压侦测阈值 2.2V	2.05	2.2	2.35	V
V _{LVD3}	低压侦测阈值 2.4V	2.25	2.4	2.55	V
V _{LVD4}	低压侦测阈值 2.7V	2.55	2.7	2.85	V
V _{LVD5}	低压侦测阈值 3.0V	2.85	3.0	3.15	V
V _{LVD6}	低压侦测阈值 3.7V	3.55	3.7	3.85	V
V _{LVD7}	低压侦测阈值 4.0V	3.85	4.0	4.15	V
V _{LVD8}	低压侦测阈值 4.3V	4.15	4.3	4.45	V

6.4 FLASH 电气参数

符号	参数	测试条件	最小值	典型值	最大值	单位
V _F	FLASH 工作电压	-	2.1	-	5.5	V
T _F	FLASH 工作温度	-	-40	25	85	°C
N _{ENDURANCE}	擦写次数	程序 FLASH	20,000	-	-	Cycle
		Data FLASH	100,000	-	-	Cycle
T _{RET}	数据保存时间	25°C	100	-	-	year
T _{ERASE}	扇区擦除时间	-	-	2.6	-	ms
T _{WRITE}	写入时间	-	-	175	-	us
T _{READ}	读取时间	-	-	4*T _{sys}	-	us
I _{DD1}	读取电流	-	-	-	2.5	mA
I _{DD2}	编程电流	-	-	-	3.6	mA
I _{DD3}	擦除电流	-	-	-	2	mA

注：T_{sys} 为系统时钟周期。

6.5 模拟电路特性

6.5.1 BANDGAP 电气特性

符号	参数	测试条件	最小值	典型值	最大值	单位
V _{BG}	内部基准 1.2V	V _{DD} =2.1~5.5V、T _A =25°C	1.188	1.2	1.212	V
		V _{DD} =2.1~5.5V、T _A =-40°C至 85°C	1.182	1.2	1.218	V

备注：低温规格值由设计保证，量产不测低温条件。

6.5.2 ADCA 电气特性

T_A=25°C。

符号	参数	最小值	典型值	最大值	单位
V _{AVDD}	ADC 工作电压	2.5	-	5.5	V
V _{REF}	参考电压	-	V _{AVDD}	-	V
V _{ADI}	输入电压	0	-	V _{REF}	V
N _R	分辨率	12			Bit
DNL	微分非线性误差 (V _{REF} =V _{AVDD} =5V, T _{ADCK} =0.125us)	±2			LSB
INL	积分非线性误差 (V _{REF} =V _{AVDD} =5V, T _{ADCK} =0.125us)	±4			LSB
T _{ADCK}	ADC 时钟周期	0.125	-	-	us
T _{ADC}	ADC 转换时间 (采样保持时间:4*T _{ADC})	-	21	-	T _{ADCK}
F _S	采样率 (V _{REF} =V _{AVDD} =5V)	380			Ksps

6.5.3 ADCB 电气特性

T_A=25°C。

符号	参数	最小值	典型值	最大值	单位
V _{AVDD}	ADC 工作电压	2.5	-	5.5	V
V _{REF1}	参考电压 1	-	V _{AVDD}	-	V
V _{REF2}	参考电压 2(正端 AVREFP/负端 AVREFN)	-	V _{AVREFP} V _{AVREFN}	-	V
V _{ADI}	模拟信号输入	0	-	V _{REF}	V
N _R	分辨率	12			Bit
DNL	微分非线性误差 (T _{ADCK} =0.0156us, T _{ADC} =52*T _{ADCK} , V _{REF} =V _{DD})	±1.5			LSB
INL	积分非线性误差 (T _{ADCK} =0.0156us, T _{ADC} =52*T _{ADCK} , V _{REF} =V _{DD})	±2			LSB
T _{ADCK}	ADC 时钟周期	0.0156	-	-	us
T _{ADC}	高速模式单次 AD 采样与转换总时间 (采样时间=13.5*T _{ADCK})	-	52	-	T _{ADCK}
F _S	采样率	1.2			Msps

注：不包含量化误差。

6.5.4 OP0/1 电气参数

$T_A=25^{\circ}\text{C}$, $V_{\text{SENSE}}=V_{\text{IN}+}-V_{\text{IN}-}$, $V_{\text{DD}}=5\text{V}$, $V_{\text{IN}+}=1\text{V}$, 除非另有说明。

符号	参数	条件	最小值	典型值	最大值	单位
V_{DD}	电源电压	-	2.5	-	5.5	V
I_{Q}	静态电流	$V_{\text{SENSE}}=0\text{mV}$	-	0.8	1.3	mA
I_{SD}	关断电流	-	-	10	-	nA
T_A	工作温度	-	-40	25	85	$^{\circ}\text{C}$
输入特性						
V_{OS}	输入失调电压	-	-8.0	± 3.0	8.0	mV
V_{CM}	共模输入电压范围	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	0	-	$V_{\text{DD}}-1.3$	V
I_{B}	输入偏置电流	$V_{\text{SENSE}}=0\text{mV}$	-	10	-	pA
I_{OS}	输入失调电流	$V_{\text{SENSE}}=0\text{mV}$	-	10	-	pA
输出特性						
C_{LOAD}	电容性负载	-	-	30	-	pF
V_{OH}	最大输出电压	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-	-	$V_{\text{DD}}-0.3$	V
V_{OL}	最小输出电压	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	0.3	-	-	V
频率特性						
A_{OL}	开环增益	-	-	80	-	dB
BW	带宽	$C_{\text{LOAD}}=30\text{pF}$	-	5	-	MHz
PSRR	电源抑制比	$V_{\text{DD}}=2.5\sim 5.5\text{V}$, $V_{\text{IN}+}=1\text{V}$, $V_{\text{SENSE}}=0\text{mV}$	-	70	-	dB
CMRR	共模抑制比	$V_{\text{IN}+}=0.3\sim (V_{\text{DD}}-1.5)$ $-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-	90	-	dB
瞬态特性						
SR	摆率	$R_{\text{LOAD}}=2\text{K}$, $C_{\text{LOAD}}=100\text{pF}$	-	± 7	-	V/ μs
T_{STB}	稳定时间	-	-	-	2	μs

备注：由设计保证，量产不测试。

6.5.5 ACMP0/1 电气参数

$T_A=25^{\circ}\text{C}$, $V_{\text{SENSE}}=V_{\text{IN}+}-V_{\text{IN}-}$, $V_{\text{DD}}=5\text{V}$, $V_{\text{IN}+}=1\text{V}$, 除非另有说明。

符号	参数	条件	最小值	典型值	最大值	单位
V_{DD}	电源电压	-	2.1	-	5.5	V
I_{Q}	静态电流	$V_{\text{SENSE}}=0.1\text{V}$	-	0.3	0.4	mA
I_{SD}	关断电流	$V_{\text{SENSE}}=0.1\text{V}$	-	5	-	nA
T_A	工作温度	-	-40	25	85	$^{\circ}\text{C}$
输入特性						
V_{OS}	输入失调电压	-	-10.0	± 4.0	10.0	mV
V_{CM}	共模输入电压范围	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-0.1	-	$V_{\text{DD}}-1.3$	V
I_{B}	输入偏置电流	$V_{\text{SENSE}}=0\text{mV}$	-	10	-	pA
I_{OS}	输入失调电流	$V_{\text{SENSE}}=0\text{mV}$	-	10	-	pA
V_{HYS}	输入迟滞电压	$V_{\text{DD}}=2.1\sim 5.5\text{V}$, $V_{\text{IN}+}=0.5\text{V}$	-	0 ± 10 ± 20 ± 60	-	mV
输出特性						
V_{OH}	最大输出电压	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-	-	V_{DD}	V
V_{OL}	最小输出电压	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	0	-	-	V
频率特性						
A_{OL}	开环增益	-	-	80	-	dB
BW	带宽	-	-	120	-	MHz
PSRR	电源抑制比	$V_{\text{DD}}=2.1\sim 5.5\text{V}$, $V_{\text{IN}+}=1\text{V}$, $V_{\text{SENSE}}=0\text{mV}$	-	80	-	dB
CMRR	共模抑制比	$V_{\text{DD}}=2.1\sim 5.5\text{V}$, $-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-	90	-	dB
瞬态特性						
T_{STB}	稳定时间	-	-	-	2	μs
T_{PGD}	响应延时	$V_{\text{COM}}=1\text{V}$, $V_{\text{IN}+}=V_{\text{IN}-}\pm 0.1\text{V}$	-	50	100	ns

备注：由设计保证，量产不测试。

6.5.6 PGA0/1 电气参数

$T_A=25^{\circ}\text{C}$, $V_{DD}=5\text{V}$, $V_{IN+}=0.1\text{V}$, 除非另有说明。(G 为增益倍数)。

符号	参数	条件	最小值	典型值	最大值	单位
V_{DD}	电源电压	-	2.5	-	5.5	V
I_Q	静态电流	$V_{OUT}=2\text{V}$	-	0.9	1.5	mA
I_{SD}	关断电流	-	-	10	-	nA
T_A	工作温度	-	-40	25	85	$^{\circ}\text{C}$
输入特性						
V_{OS}	输入失调电压	-	-8.0	± 3.0	8.0	mV
V_{CM}	共模输入电压范围	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	0.35 /G	-	$(V_{DD}-0.35)/G$	V
I_B	输入偏置电流	-	-	10	-	pA
I_{OS}	输入失调电流	-	-	10	-	pA
输出特性						
EG	增益误差	G=4,8	-2	-	2	%
		G=10,12,14,16,32	-3	-	3	
C_{LOAD}	电容性负载	-	-	10	-	pF
V_{OH}	最大输出电压	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-	$V_{DD}-0.35$	-	V
V_{OL}	最小输出电压	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-	0.35	-	V
V_{A00} V_{A10}	PGA0/1 的测试输出口 (A00、A10)	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$ 输出口不带载	-	-	$V_{DD}-0.35$	V
频率特性						
BW	带宽	$R_{LOAD}=2\text{k}\Omega$, $C_{LOAD}=100\text{pF}$ G=4	-	2	-	MHz
PSRR	电源抑制比	$V_{DD}=2.5\sim 5.5\text{V}$	-	60	-	dB
CMRR	共模抑制比	$-40^{\circ}\text{C}\sim 85^{\circ}\text{C}$	-	80	-	dB
瞬态特性						
SR	摆率	$R_{LOAD}=2\text{k}\Omega$, $C_{LOAD}=100\text{pF}$ G=4	-	7	-	V/ μs
T_{STB}	稳定时间	-	-	-	2	μs

备注：由设计保证，量产不测试。

6.6 EMC 特性

6.6.1 EFT 电气特性

符号	参数	测试条件	等级
V _{EFTB}	Fast transient voltage burst limits to be applied through 0.1uF(capacitance) on VDD and VSS pins to induce a functional disturbance	T _A = + 25°C, HSI=64MHz, conforms to IEC 61000-4-4	4B

注：电快速瞬变脉冲群（EFT）抗扰度性能与系统设计（包括电源结构、电路设计、布局布线、芯片配置、程序结构等）密切相关。上述表格中的 EFT 参数是在 CMS 内部测试平台上所测得的结果，并非适用于所有应用环境，该测试数据仅作参考。系统设计各方面均可能会对 EFT 性能造成影响，在 EFT 性能要求较高的应用中，设计时应注意尽量避免干扰源影响系统运行，建议分析干扰路径及优化设计以达到最佳的抗扰性能。

6.6.2 ESD 电气特性

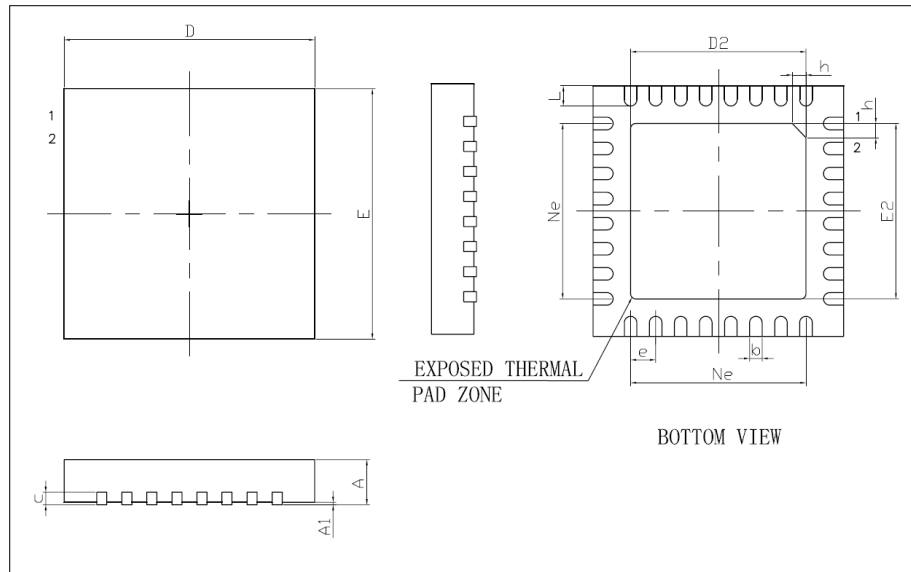
符号	参数	测试条件	等级
V _{ESD}	静电放电 (人体放电模式 HBM)	T _A = + 25°C, JEDEC EIA/JESD22- A114	3A

6.6.3 Latch-Up 电气特性

符号	参数	测试条件	测试类型
LU	Static latch-up class	JEDEC STANDARD NO.78D NOVEMBER 2011	Class I (T _A = +25°C)

7. 封装尺寸

7.1 QFN32



Symbol	Millimeter		
	Min	Nom	Max
A	0.70	0.75	0.80
A1	-	0.02	0.05
b	0.18	0.25	0.30
c	0.18	0.20	0.25
D	4.90	5.00	5.10
D2	3.40	3.50	3.60
e	0.50BSC		
Ne	3.50BSC		
E	4.90	5.00	5.10
E2	3.40	3.50	3.60
L	0.35	0.40	0.45
h	0.30	0.35	0.40

8. 订购信息

产品型号	内核	主频 (MHz)	程序 FLASH(KB)	数据 FLASH(KB)	SRAM(KB)	内置闪存	内置 LDO	硬件乘法器	硬件除法与开方单元	GPIO	12-Bit ADCA	12-Bit ADCB	内置功放	内置 PGA	内置比较器	EPWM	CCP	定时器	UART	I2C	SPI	温度传感器	CRC	WDT	WWDT	PACKAGE
CMS32F0332 GE32NA	M0+	64	64	1	8	-	-	1	1	30	30	30	2	2	2	6	2	4	2	1	1	-	1	1	1	QFN32

9. 版本历史

版本号	时间	修改内容
V0.5.0	2022 年 1 月	初始版本
V0.5.1	2023 年 2 月	更正管脚 SWDCLK\SWDDAT 功能
V0.5.2	2023 年 4 月	1) 修改工作温度 2) 优化 6.6EMC 特性表格内容 3) 修改 4.9.4 章节内容
V0.5.3	2024 年 1 月	修改章节 1.1/1.2/4.5.2 中低压复位值及 6.3.4 低压复位电路 (LVR)
V0.5.4	2024 年 5 月	1) 修改脚位图格式 2) 删除 1.1 中的停止模式 3) 删除 2.1 中的停止模式 4) 删除 3.3 中的停止模式 5) 删除 4.5.1 中的停止模式 6) 修改 6.2 中电气参数表格 7) 修改 6.5.6 共模输入电压范围最小值